# PATENT ABSTRACTS OF JAPAN

(43)Date of publication of application: 03.06.2004



(11)Publication number : 2004-159279

(51)Int CL

HO4L 12/66

(21)Application number: 2003-029923

(21)Application number: 2003-0299 (22)Date of filing: 06.02.2003 (71)Applicant : FUJITSU LTD

(72)Inventor: KIMURA MASATOSHI

YOSHIMOTO YOSHIYA OKAMOTO HIROSHIY YAMAZAKI TOSHIKI SUZUKI SHUICHI SAKUMA SHIGEO

(30)Priority

Priority number: 2002269257

Priority date: 13.09.2002 F

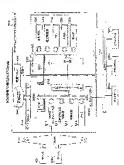
Priority country : JP

(54) GATEWAY CARD, GATEWAY CONTROL PROGRAM AND GATEWAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To reduce the space and power consumption in a gateway card, a gateway control program and a gateway device installed in a home for adjusting a communication protocol between different networks.

SOLUTION: A gateway card 510 connected to a personal computer part 520 for adjusting the communication protocol between the different networks (WAN 200 and LAN 400) is provided with a switching part 517 which is provided among the personal computer part 520, the gateway card 510 and a shared HDD 540, and a main control part 515 for switching the switching part 517 to the side of the personal computer part 520 when a power mode of the personal computer part 520 is an ordinary power mode, or for switching the switching part 517 to the side of the gateway card 510 when the power mode is changed from the ordinary power mode to a power saving mode.



(19) 日本国特許庁(JP)

HO4L 12/66

# 020公開特許公報(A)

(11) 特許出版公開報号 特開2004-159279

(P2004-159279A) (43) 公朔日 平成16年6月3日(2004.6.3)

(\$1) int. CL. <sup>1</sup>

F1 HO4L 12/66

Α.

テーマコード (参考) 5KO3O

審査請求 未請求 請求項の数 10 〇L (全 35 頁)

(21) 出版報号 特殊2003-29923 (\*2203-29923) (22) 出版日 平成15年2月6日 (2003.2.6)

(31) 優先権主接番号 特額2002-269257 (P2003-269257) (32) 優先日 平成14年9月13日 (2002. 9.13) (33) 優先権主路器 日本第(JP) (71) 出願人 G00005223 富士運株式会社 神奈川奈川磅市中原区上小田中4 丁畠 1 番 1 号

(74) 代理人 100089118 弁理士 御井 宏明

(72) 発明者 木村 裏数 神奈川泉川崎市中原区上小田中4丁目1番

1号 富士通珠式会社内 (72)発明者 吉本 義数

製物業名古屋市東区製---丁目16番38号 株式会社藩士通ブライムソフトテクノロジの

森終度に続く

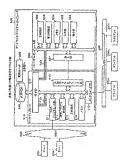
(54) 【発明の名称】ゲートウェイカード、ゲートウェイ制製プログラムおよびゲートウェイ装置

## (57)【要約】

【機動】名スペース化および脅電力化を図ること。 【解決手段】パーソナルコンピュータ略520に接続さ 、異なるネットワーク節(WAN200はよびLAN 400)で通常プロトコルの顕常を行うゲートウェイカード510において、パーツナルコンピュータ幣520 およびゲートウェイカード510と共用日D540との開北部かられた内管部517と、パーツナルコンピュータ幣520の電力モードが端落電力モードである場合に切響部517をパーソナルコンピュータ幣520個化が、電子に大い大力がある場合に対策部517をパーソナルコンピュータの電力を一下に移行された場合に切響部517をゲートウェイカード510額に切り替えさせる主事開節515とを備なている。

[384889]

£8 1



【特許請求の範囲】

[請求項1]

情報処理部に接続され、異なるネットワーク間でデータの受け渡しを行うゲートウェイカードであって、

前記情報処理部および前記ゲートウェイカードと記憶手段との間に設けられた切替手段と

前記情報処理部の稼動状態が適常電力モードである場合に前記別替手段を前記情報処理部 と約款記憶平段とを結合する状態に制御し、前記情報処理部の稼動状態が前記通常電力モードから給電力モードに移行された場合に前記切替手段を前記ゲートウェイカードと前記配低手段とを総合する状態に制御する切替制御手段と、

を備えたことを特徴とするゲートウェイカード。

【請求項2】

懈報処理部に接続され、異なるネットワーク間でデータの受け渡しを行うゲートウェイカードに適用されるゲートウェイ制御プログラムであって、

コンピュータを、

前記情報処理部および前記ゲートウェイカードと記憶手段との間に設けられた切替手段、 前記情報処理部の複測状態が通常確力モードである場合に前記切替手段を前記情報処理部 と前記記憶手段とを結合する状態に制御し、前記移動状態が前記道常電力モードから當電 力モードに移行された場合に前記切替手段を前記ゲートウェイカードと前記記憶手段とを 結合する状態に制御する切替制御手段、

として機能させるためのゲートウェイ制御プログラム。

【糖来項3】

情報処理部と、該情報処理部に接続され、異なるネットワーク間でデータの受け渡しを行 ラゲートウェイカードとを備えたゲートウェイ装置であって、

前紀ゲートウェイカードは、

前紀情報処理部および前記ゲートウェイカードと記憶手段との間に設けられた切替手段と

制設情報処理部の稼動状態が通常電力モードである場合に前記切替手段を前記情報処理部 と前記記復手段とを結合する状態に制御し、前記稼動状態が前記通常電力モードから省電 カモードに移行された場合に前記切替手段を前記ゲートウェイカードと前記記憶手段とを 30 結合する状態に制御する切替制御手段と、

を備え、

前記憶報処理部以.

所定の移行製因が発生した場合に、前記線動状態を前記通常電力モードから前記省電力モードから前記省電力モードに移行させる電力制御手段、

を備えたことを特徴とするゲートウェイ装置。

【請求項4】

前紀切替制御手段は、前紀情報処理総および前紀ゲートウェイカードが共に起動途中にある場合、納紀切替手段を前記情報処理部と前記記憶半段とを結合する状態に制御することを特徴とする請求項3に記載のゲートウェイ装護。

【辦求項5】

前記記憶手段では、前記情報処理部で利用される第1 領域と、前記ゲートウェイカードで 利用される第2領域とが医圏分けされており、前記線動状態が前記通常電力モードである 場合に、前記第1 領域が有効に設定されているとともに前記第2領域が無効に設定されて おり、前記切替制御手段は、前記線動状態が前記通常電力モードから前記電電力モードに 移行された場合に前記第1領域を有効から無効に設定変更し、前記第2領域を無効から有 効に設定変更することを特徴とする前次項3または4に記載のゲートウェイ装置。

【請求項6】

前記ゲートウェイカードに設けられ、前記記憶手段へのアクセス制御を行い、前記情報処理

理解の稼動状態が前記省電力モードである場合、前記切替手段経由で前記記憶手段へアク

20

40

セスを振り分け、前記情報処理部の稼動状態が前記選常電カモードである場合、前記情報 処理部および前記別第手段経由で前記記憶手段へアクセスを振り分けるアクセス制御手段 、を備えたことを特徴とする前来項 3束たは5に記載のゲートラエイ装置。

## 【翻求項7】

前起アクセス制御手段は、前配アクセスの環中に前記切替手段の切り替えが発生した場合、 、切り替え後に前記記憶手吸へのアクセスをし直すこと、を特徴とする請求項 6 に記載の ゲートウェイ装置。

#### 【請求項8】

前記アクセス制部手段は、前配アクセスの環中にデータの書き込みが失敗した場合、当終 データを掲載メモリに退避させること、を特徴とする請求項6または7に記載のゲートウェイ装置。

## 【額求項9】

前記アウセス制御手段は、前記アクセスの最中にデータの書き込みが失敗した場合、当該データを前記記憶手段に退避させ、退避中に前記切着手段の切り替えが発生したとき、切り替えの間のデータを退避メモリに退避させた後、前記記憶手段に追避されたデータと前記退退メモリに追避されたデータとをマージすること、を特徴とする請求項6または7に形裁のゲートウェイタ帳

# 【約求項10】

前記アクセス刺獅手段は、前記アクセスの最中にデータの書き込みが失敗した場合、当該 データを前記記憶手段および退灘メモリの双方に並列的に渇難させ、追避中に前記切替手 段の切り替えが発生したとき、前記記憶手段に退難されたデータと前記退避メモリに退避 されたデータとをマージすること、を特徴とする請求項 6 または 7 に記載のゲートウェイ 歩数。

## 【発明の詳細な説明】

# [0000]

# 【発明の羅する技術分野】

本発明は、例えば、家庭に設置され、異なるネットワーク間の遠南プロトコルを顕整する ためのゲートウェイカード、ゲートウェイ制御プログラムおよびゲートウェイ装置に関す るものであり、特に、省スペース化および省電力化を図ることができるゲートウェイカー ド、ゲートウェイ制御プログラムおよびゲートウェイ装置に関するものである。 【0002】

# 【従来の技術】

周知の捕り、インターネットの普及に伴い、各家庭においても、パーソナルコンピュータ だけでなく、テレビジョン、電話機等、さまざまな機態において、インターネットを利用 できるインターネット接続機能を備えるようになっている。

#### [00031

しかしながら、ユーザがインターネット接続機能を備えた機器を新たに購入した場合。それぞれの機器においてインターネットが利用できる状態とするためには、 各機器をインターネットに接続するためのアクセスポイントへの接続設定等が必要であり、これには手間がかる。

#### [0004]

また、これらの機器は、家庭内において通信辯線の配線を行なう必要があり、これにも手間がかかるうえ、機器の台数が増えるほど配線も頻雑になるという問題がある。

# [0005]

このような問題を解決できるものとして、近年、ホームゲートウェイ等と称されるゲート ウェイ装置が注目されている。このゲートウェイ装置は、各家庭に一台設置され、家庭内 のネットワークとインターネット等の外部ネットワークとの間の通信プロトコルの遅いを 調察し、相互接続を可能とする装置である。

# [0006]

インターネットを利用できる各機器は、全てこのゲートウェイ装置に接続される。ゲート

20

ウェイ装鋼は、公衆緊誘回線網を介してインターネットに接続可能となっている。 [0007]

このゲートウェイ装置でインターネットへの接続に関するシステムデータの設定を行なえ ば、ゲートウェイ装置に接続された各機器においては、個々にインターネットへの接続設 定を行なうことなくインターネットを利用できるようになる。

#### 100083

このように、ゲートウェイ装置を設置することにより、インターネットへの接続設定等の 手棚が劣けるとともに、家庭内における配線等を集約することができ、ユーザにとっては 和便性が大幅に高くなる。その結果、インターネットを利用できるこれらの機器の普及に も治療がかかると期待される。

# 100091

【特許文獻1】

特開平11-58412号公報

【特許文献2】

特開平10-254636号公報

【特許文獻3】

特期早11-249967号公報 【特許文献4】

特關單7-56694勞分額

【特許文献5】

特閒平10-320259号公報

[特許文献6]

特欄2000-267928号公報 【特許文献7】

特欄服 6 1 -- 2 7 5 9 4 5 每公報

[0010]

【発明が解決しようとする課題】

ところで、従来において、ゲートウェイ装置を家庭に設置する場合には、設置スペースの 制約が大きく。電気料金をできるだけ節約するという観点から、装置の容積や消費電力が 問題となる。すなわち、薄鱗性に重きがおかれる企業向けのゲートウェイ装置と違って、 家庭向けのゲートウェイ装置では、省スペース化や、運用コストとしての電気料金を如何 に安くできるかという点が、重要なファクタとなる。

[0011]

本発明は、上紀に鑑みてなされたもので、省スペース化および省電力化を図ることができ るゲートウェイカード、ゲートウェイ朝御プログラムおよびゲートウェイ装置を提供する ことを目的とする。

[0012]

【練韻を解決するための手段】

上記目的を達成するために、本発明は、情報処理部に接続され、異なるネットワーク側で データの受け渡しを行うゲートウェイカードであって、前記情報処理部および前記ゲート 40 ウェイカードと記憶手段との間に設けられた切替手段と、前記憶報処理部の稼動状態が通 常能力モードである場合に前記切替手段を前記情報処理部と前記記憶手段とを結合する状 態に制御し、前記情報処理部の稼動状態が前記運常電力モードから省電力モードに移行さ れた場合に前組切替手設を前記ゲートウェイカードと前記記憶手段とを結合する状態に割 御する切替制御手段と、を備えたことを特徴とする。

[0013]

また、本発明は、情報処理部に接続され、異なるネットワーク間でデータの受け渡した行 うゲートウェイカードに適用されるゲートウェイ制御プログラムであって、コンピュータ を、前記情報処理部および前記ゲートウェイカードと記憶手段との間に設けられた切響手 段、前記情報処理部の総動状態が顕常置力モードである場合に前記切替手的を前記情報処

30

理師と前記記権手段とを結合する状態に制御し、前記締動状態が前記通常電力モードから 含電力モードに移行された場合に前記切替手段を前記ゲートウェイカードと前記記憶手段 とを結合する状態に制御する切替制御手段、として機能させるためのゲートウェイ制御プ ログラムである。

[0014]

[0015]

かかる発明によれば、情報処理部およびゲートウェイカードとで記憶手段を共用させ、情報処理部の終勤状態が通常電力モードから省電力モードに移行された場合に切替手段を情報処理部と記憶手段とを結合する状態に刺跡することとしたので、省スペース化および省職力化を図ることができる。

[0016]

【発明の実施の形態】

以下、図面を参照して本発明にかかるゲートウェイカード、ゲートウェイ制御プログラム およびゲートウェイ数器の実施の形態 i および2 について詳細に説明する。

[0017]

(寒顔の形態1)

図1は、本発明にかかる実施の形態1の構成を示すプロック図である。この図には、通信 プロトコルや規格が異なるWAN(Wide Area Netwrok)200としA N(Local Area Network)400とがゲートウェイパーソナルコンビュータ500を介して接続されてなる通信システムが図示されている。

[0018]

ゲートウェイパーソナルコンピュータ500においては、省スペース化を目的として、共 用HDD540が、ゲートウェイカード510 およびパーソナルコンピュータ部520に 共用される輔成が採られている。

[0019]

WAN200は、インターネット、公衆回線ネットワーク、無線遺儒ネットワーク、CATV(CAble TeleVision)ネットワーク等からなる広域ネットワークであり、所定の遺儒プロトコルに従って、遺儒地にあるコンピュータ両士を相互接続する。以下では、一個としてWAN200をインターネットとして説明する。

[0020]

サーバ100,  $\sim 100$ 。 は、メールサーバ、WWW(World Wide Web) サーバ等であり、WAN200に接続されている。これものサーバ100,  $\sim 10$ 0。 は、後述するゲートウェイパーソナルコンピュータ500 および1AN400を終 由して、クライアント300,  $\sim 300$ 。 にメールサービス、WWW サイトサービス等を排催する。

[0021]

クライアント300, ~300。 は、例えば、家庭に設置されており、パーソナルコンピュータやネットワーク接続顕徳を備えた電化製品(テレビジョン、電話機、オーディオ機器等)である。

100221

これらのクライアント300。 ~300。 は、家庭に敷設された LAN 400 に接続 50

30

100231

また、クライアント300, ~300g は、LAN400およびゲートウェイカード 510を経由して、パーソナルコンピュータ部520にアクセスし、各種データを受領する数の機能を構までいる。

[0024]

このように、クライアント300」  $\sim$ 300 $_3$  は、外部装置としてのサーバ100 $_4$   $\sim$ 100 $_6$  へアクセスする場合と、内部装置としてのパーソナルコンピュータ部520ヘアクセスする場合とがある。

[0025]

ここで、WAN200 およびLAN400 においては、異なる適信プロトコルがそれぞれ 採用されている。

[0026]

ゲートウェイパーソナルコンピュータ500は、例えば、家族に設置され、(ホーム)ゲートウェイとしての機能(例えば、ルータ機能、ブリッジ機能等)を提供するための専用のパーソナルコンピュータであり、通信プロトコルが異なるWAN200とLAN400との頭に介細されている。

[0027]

ゲートウェイは、WAN2GOとLAN4GOとの間の通鑑プロトコルの違いを調整して 相互接続を可能にするためのハードウェアやソフトウェアの総称である。

[0028]

ゲートウェイパーソナルコンピュータ500k、ゲートウェイカード510、パーソナルコンピュータ節520、電源ユニット530粒よび共用HDD(HardDisk Drive)540から機成されている。

[0029]

ゲートウェイカード510は、パーソナルコンピュータ部520の挿入部521に差脱自在に挿入されるカード型のゲートウェイ装置であり、上述したゲートウェイの機能を提供する。

[0030]

パーソナルコンピュータ部520は、一般のパーソナルコンピュータとしての機能を備え ている。電源ユニット530は、ゲートウェイカード510およびパーソナルコンピュー タ部520の名部の嵌力を供給する。

[0031]

共用日DD540は、ゲートウェイカード510 およびパーソナルコンピュータ部520 で共用される大容量記憶接置であり、ゲートウェイカード510 およびパーソナルコンピュータ部520 でそれぞれ用いられるオペレーティングシステムや合領アプリケーションプログラムを記憶している。この共用日DD540 における切り替えは、後述する切替部517 により取行される。

[0032]

ゲートウェイカード510において、WANインタフェース部511は、WAN200に 接続されており、WAN200との間の通信インタフェースをとる。LANインタフェー スをとる。 スをとる。

[0033]

入出力インタフェース部513は、パーソナルコンピュータ部520の挿入部521に輸 脱自在に挿入され、パーソナルコンピュータ部520との間でインタフェースをとる。

[0034]

通信プロトコル制御部514は、WAN200とLAN400との間の通信プロトコルの

30

(7)

継いを調整するための制御 (通僧プロトコルの解析等) を行い、相互接続を可能にする。 【0035】

主制御部515は、切替部517の切り替え制御や、パーソナルコンピュータ部520との間での通信を制御する。この主制御部515の動作の詳細については、後述する。

[0036]

メモリ516は、パックアップ電線が不製で、記憶したデータを電気的に消去できる書き 換え可能な読み出し専用メモリであり、フラッシュEPROM(ETasable Pr ogtammable Read Only Memorg)等である。

[0037]

このメモリ516には、システムデータ等が記憶されている。ゲートウェイカード510 10 が、例えば、ルークの機能を提供する場合、システムデータは、LP(Internet Protocol)アドレス、DHCP(Dynamic Host Configu

ration Protocol) データ、固線データ、フィルタリングデータ、ファームウェア等である。

[0038]

切替部517は、四2に示したように、スイッチ構成とされており、共用HDD540を ゲートウェイカード510割またはパーソナルコンピュータ部520割に切り替える機能 を掴えている。

[0039]

具体的には、切磋邸517は、ハードディスクインタフェースパスとしてのIDE〈In legrated Device Electronica〉パス518とIDEパス5 27とを切り替えることにより、ゲートウェイカード510例またはパーソナルコンピュータ部520例に切り替える敬能を構えている。

[0040]

| | DEバス5 1 8 は、ゲートウェイカード 5 1 0 に設けられている。一方、 I D E バス 5 2 7 は、バーソナルコンピュータ部 5 2 0 に散けられている。

[0041]

切替那 5 1 7 がゲートウェイカード 5 1 0 側に切り替えられている場合、共用 H D D 5 4 0 は、ゲートウェイカード 5 1 0 からアクセス可能とされる。

[0042]

一方、切替部517がパーソナルコンピュータ部520側に切り替えられている場合、共 用日DD540は、パーソナルコンピュータ部520からアクセス可能とされる。また、 切替部517がパーソナルコンピュータ部520側に切り替えられている場合、ゲートウ ェイカード510は、パーソナルコンピュータ部520間に切り替えられている場合、ゲートウ 共月日DD540にアクセス可能とされる。

[0043]

図1 に戻り、パーソナルコンピュータ部520 において、得入部521 には、ゲートウェ イカード510の入出力インタフェース部513が挿入される。主制御部522は、パー ソナルコンピュータ部520の各級を制御する。この主制御部522の動作の群細につい ては、後述する。

[0044]

電力制御部523は、電源ユニット530からの電力をパーソナルコンピュータ部520 の各部へ供給する際に、通常電力モードまたは含電力モードに応じた制御を行う。

[0045]

上記通常電力モードは、パーソナルコンピュータ部520の各部へ定格電力を供給する電力モードである。 含電力モードは、パーソナルコンピュータ部520のうち必要最低限の各部へ定格電力よりも低い電力を供給し、消費電力を低減させる電力モードである。

[0046]

また、省電力モードには、スタンパイモードおよび体止モードという二種類に大別される 。スタンパイモードと休止モードとは、作業データを記憶させる場所が異なる。スタンパ 50 イモードは、作業データの記憶先がメモリ524であり、メモリ524に電力を供給し続ける必要がある。

[0047]

一万、休止モードは、作業データを共用日D540に起憶して電源をオフにするので、 スタンパイモードに比べて消費電力が非常に少ない。なお、以下では、省電力モードがス タンパイモードまたは休止モードであるとする。

[0048]

電力制御部523は、移行要因が発生した場合に電力モードを適常電力モードから省電力 モードへ移行させたり、復帰要因が発生した場合に省電力モードから通常電力モードへ復 婦させるための制御を行う。

[0049]

ここで、移行要因は、クライアント300、 ~300。 からパーソナルコンピュータ 部520へのアクセスが終了した場合等である。一方、復帰要因は、クライアント300 1 ~300。 からパーソナルコンピュータ部520へのアクセス要求があった場合等 である。

[0050]

メモリ 5 2 4 には、各種データが記憶される。入力部 5 2 5 は、キーボードやマウス等であり、各種データの入力に用いられる。表示部 5 2 6 は、C R T (C a thode Ray Tube)や1.C D (Liquid Crystal Display)であり、主制御部 5 2 2 の制御の下で各種園面やデータを表示する。

[0051]

つぎに、実施の形態1の動作について、図3~図6を参照しつつ説明する。図3は、図1 および図2に元との物部517の切替動作の概要を説明するフローチャートである。図 4は、実施の形態10動作を説明するシーケンス図である。

[0052]

はじめに、図3を参照して、切替部517の切替動作の概要について説明する。図2に示したゲートウェイカード510 およびパーソナルコンピュータ部520の双方が起動された後において、図3に示したステップSA1では、切替第517は、主制御部515によりパーソナルコンピュータ部520 郷に切り替えられる。

[0053]

これにより、パーソナルコンピュータ部520は、IDEパス527および切替部517 を経由して、共用HDD540にアクセス可能とされる。また、ゲートウェイカード51 (主制銀部515)は、パーソナルコンピュータ部520、IDEパス527および切替部517を経由して、共用HDD540にアクセス可能とされる。

[0054]

ステップ SA2 では、主側御郎 5 1 5 は、パーソナルコンピュータ部 5 2 0 より、 通常電 カモードから省電力モードへの移行通知があるか否かを判断し、この場合、判断結果を「 Noik U て、 照判断を繰り返す。

[0055]

をして、パーソナルコンピュータ部520からゲートウェイカード510 に対して、適常 ⑪ 電 カーモードから省電力モードへの移行通知があると、主制部部515は、ステップSA2の判断新集を「Yes: L t する。

[0056]

ステップ S A 3 では、切替部 5 1 7 は、主制御部 5 1 5 によりゲートウェイカード 5 1 0 側に切り替えられる。

[0057]

100581

これにより、ゲートウェイカード510 (主制製部515) は、1 DEパス518 および 切着節517 を経由して、共用 H D D 540 にアクセス可能とされる。なお、この場合、パーソナルコンピュータ部520は、共用 H D D 540 にアクセス不可とされる。

50

10

20

30

20

ステップSA4では、主制御部515は、パーソナルコンピュータ部520より、省電力モードから漁港電力モードへの債備満知があるか否かを判断し、この場合、判断結果を「NoIとして、関判断を繰り返す。

[0059]

そして、パーソナルコンピュータ部520からゲートウェイカード510に対して、省電 カモードから通常電力モードへの復帰通知があると、主制御部515は、ステップ SA4 の制筋観束を「Yes」とする。

[0060]

ステップSAIでは、切替第517は 主制御部515によりパーソナルコンピュータ部520側に切り替えられる。

[0061]

とれにより、パーソナルコンピュータ部520は、【D Fバス527および切替部517 を経由して、共用日D D 540にアクセス可能とされる。また、ゲートウェイカード51 0 (主制診部515)は、パーソナルコンピュータ部520、 I D B バス527 および切替部517を経由して、共用日D D 540にアクセス可能とされる。以後、ステップSA 2の判断が行われる。

[0062]

つぎに、図4に示したシーケンス図を参照して、実施の形態1の動作について評述する。 問題に示したステップ S B 1 で電源が投入されると、ゲートウェイパーソナルコンビュー タ500の各部(ゲートウェイカード510、パーソナルコンビュータ部520および共 20 用 H D D 540) には、電源コニット530から電力がそれぞれ供給される。

100631

つまり、電源役入により、ゲートウェイカード510、パーソナルコンピュータ部520 および共用 HDD540が同時に起動開始される。

[0064]

ステップSB2では、主制御部515は、ゲートウェイカード510側に切り替え制御するための均額制御信号を切替部517へ出力する。ステップSB3では、切替部517は、主制御部515からの切替制御信号によりゲートウェイカード510側に切り替えられる。

[0065]

これにより、ゲートウェイカード510(主制薬師515)は、IDEパス518ねよび 切着師517を経由して、共用HDD540にアクセス可能とされる。 なお、この場合、 パーソナルンピュータ郎520は、共用HDD540にアクセス不可とされる。

[0066]

ステップSB4では、主制御部515は、ゲートウェイカード510を総勤させるためのゲートウェイカード総動処理を実行する。

[0067]

一方、ステップSB5では、パーソナルコンピュータ部520の主制資部522は、ステップSB4のゲートウェイカード起動処理に並行して、パーソナルコンピュータ部520 を起動させるためのパーソナルコンピュータ部起動処理を実行する。この場合、パーソナルコンピュータ部520の電カモードは、通常電力モードである。

[0068]

現体的には、包5に示したステップSC1では、主制御部522は、電源収入を受けて、 POST (Power On Se1f Test)処理を開始し、メモリ524の容量 確認、表示断526の初期化等を行う。ステップSC2では、主制御部522は、1D目 パス527および切替部517を経由して、共用HDD540を認識できるか否か、すな わち、切替部517によるパーソナルコンピュータ部520側への切り替えが完了したか 否かを判断する。

[0069]

ステップSC2の判断結果が「No」である場合、ステップSC3では、主制鍵部522 50

は、ゲートウェイカード510を認識できるか否か、すなわち、挿入部521に入出力インタフェース部513が挿入されているか否かを判断し、この場合、判断結果を「Yes」である場合、主制弾部522は、ステップSC2の判断結果が「Yes」である場合、主制弾部522は、ステップSC9の処理を実行する。

# [0070]

ステップ S C 4 では、主制新館5 2 2 は、随6 (a) に示したように、ホームサーバ機能を起動中であることを表す起動中メッセージ A を表示部5 2 6 に表示させる。これにより、ユーザは、起動中であることを認識する。

## [0071]

ステップ S C 5 では、生制制師5 2 2 は、共用 H D D 5 4 0 を認識するまでのリトライ時 10 間 (= n 分 (例えば、2 分)) を設定する。ステップ S C 6 では、主制制部5 2 2 は、 I D E バス5 2 7 および切替郎 5 1 7 を経由して、共用 H D D 5 4 0 を認識できるか否か、すなわち、切替郎 5 1 7 によるパーソナルコンピュータ部 5 2 0 個への切り替えが充了したか否かを判断する。

## [0072]

ステップSC6の判断結果が「Nojである場合、ステップSB7 (図4参照) でのパー ソナルコンピュータ部520割に切り替える処理が発了していないことを意味し、リトラ イ時間分だけ、共用HDD540を認識するための処理が繰り返される。

#### [0073]

ステップSC7では、主制郵館522は、共用HDD540を認識する処理を開始してからの経過時間がリトライ時間を超えたか否か、すなわち、タイムアウトであるか否かを判断し、この場合、判断結果を「No」とし、ステップSC6の判断を行う。

# [0074]

そして、図4 に示したステップ S B 6 では、主制御館515 は、パーソナルコンピュータ 館520 側に切り替え制御するための切替制御信号を切替部517へ出力する。ステップ S B 7 では、切替部517 は、主制御部515からの切替制御信号によりパーソナルコンピュータ部520 側に切り替えられる。

## [0075]

これにより、主制御部522は、図5に示したステップ5C6の判断結果を「Yes」とする。ステップ5C9では、主制御部522は、POST処理を継続する。

# [0076]

一方、ステップSC7の判断結果が「Yes」である場合、すなわち、切替部SITがパーソナルコンピュータ部520側に切り替えられているにもかかわらず、共用HDD54のが認識できない場合、ステップSC8では、主制郷部522は、図6(b)に示したように、エラーが発生したことを表すエラーメッセージBを表示部526に表示させる。これにより、ユーザは、エラーが発生したことを認識する。

# [0077]

図4に示したステップ S B 8 では、パーソナルコンピュータ部520の主制静部522は、 的述した電力モードの8行要因が発生したか否かを判断し、この場合、判断結果を「Nolとして、両判断を織り返す。

## [0078]

そして、電力モードの移行展園が発生すると、主制御部522は、ステップ5B8の判断 結果を「Yes」とする。ステップ5B9では、主制御部522は、ゲードウェイカード 510へ通常電力モードから常着力モードへの移行を通知する。

# 100791

ステップSB11では、ゲートウェイカード510の主制御部515は、上記移行の通知 に対応して、パーソナルコンピュータ部520の主制御部522へ応答を通知する。

# [0080]

ステップSB10では、パーソナルコンピュータ部520の主制御部522は、 避常電力 モードから省電力モードへの移行を電力制御部523へ指示する。これにより、電力制御

個523は、置力モードを通常費力モードから省置力モードへ移行させる。

# [0081]

ステップSB12では、主刺郷部515は、ゲートウェイカード510側に切り替え刺迦するための切替朝鮮電号を切替部517へ出力する。ステップSB13では、切替部517は、主刺御部515からの切替刺御信号によりゲートウェイカード510期に切り替えられる。

# [0082]

とれにより、ゲートウェイカード510 (主制御部515)は、IDEパス518 および 切替配517を経由して、共用日D540にアクセス可能とされる。なお、この場合、パーソナルコンピュータ部520は、省電カモードで特機状態にあり、共用日D540 にアクセス不可とされる。

## [0083]

以上説明したように、実施の形態1によれば、パーソナルコンピュータ部520 わまびゲートウェイカード510 とで共用日D540を共用させ、パーソナルコンピュータ部520の電力モードが通常電力モードから需電力モードに移行された場合に切替部517ゲートウェイカード510 側に切り替えさせることとしたので、省スペース化および省電力化を図ることができることができる。

## [0084]

設た、実施の形態1によれば、パーソナルコンピュータ部520およびゲートウェイカード510が同時起動された場合、切替部517をゲートウェイカード510側に切り替えさせゲートウェイカード510回に助が完了した後に、切替配517をパーソナルコンピュータ部520側に切り替えさせることとしたので、ゲートウェイカード510とパーソナルコンピュータ部520単に切り替えとせることとしたので、ゲートウェイカード510とパーソナルコンピュータ部520とを正滑に順次起動させるこができる。

## [0085]

#### (家施の形織1の変形側1)

さて、上述した実施の形態1においては、図1に示したゲートウェイカード 5 1 0 とパーソナルコンピュータ 郷 5 2 0 との間において、共用 H D D 5 4 0 における利用領域の区分けについて特に普及しなかったが、切替部 5 1 7 の切り替えに応じて、利用できる領域を切り替える構成例としてもよい。以下では、この構成例を実施の形態1 の変形例1 として 説明する。

#### 100861

図7は、実施の形態1の変形例におけるセクタ構成を説明する図である。同図には、共用 HDD540(図1参照)の記録媒体としてのディスク541におけるセクタ構成が図示されている。

#### [0087]

ディスク541は、MBR (Master Boot Record) 542と、4つの 基本領域546, ~5464 とに区劃されている。MBR 542は、ディスク541 のではウタ(512パイト)であり、例えば、パーソナルコンピュータ部520の総動 時に認み込まれる領域である。

# [0088]

基本領域546, 、546 $_2$  は、ゲートウェイカード510で使用される領域である。 従って、基本領域546 $_1$  、546 $_2$  には、ゲートウェイカード510で使用されるファイル、データが絡納されている。

#### [0089]

また、基本領域546。 、546。 は、パーソナルコンピュータ部520で使用される領域である。後って、基本領域5462 、5464 には、パーソナルコンピュータ 8520で使用されるファイル、データが格納されている。

#### [0090]

。 は、基本領域546; ~5464 に対応しており、起勤フラダ、開始位置 終了 位置、相対セクタ、セクタ総数等の情報である。

[0091]

起動フラグは、80 (起動可能: 有効)または00 (起動不可: 無効)が設定される。図1 に示したパーソナルコンピュータ部520の電力モードが通常電力モードであって、切替部517がパーソナルコンピュータ部520 側に切り着入られている状態では、区面間報544, の起動フラグに80 (起動可能)が設定されており、その他の区極情報544。 の名起動フラグに00 (起動不可)が設定されている。

[0092]

この場合には、基本領域5 4 6; ~5 4 6 4 のうち、パーソナルコンピュータ等5 2 10 0 に対応する基本領域5 4 6; のみが起勤可能とされる。

100931

また、関1に示したパーソナルコンピュータ郎520の電力モードが通常電力モードから 省電力モードに移行した状態では、区職情報5441 の起動フラグが80(起動可能) から00(起動不可) に、区職情報5442 の起動フラグが00(起動不可)から80 (起動可能) に設定変更される。

[0094]

この場合には、基本領域 5 4 6 ; ~ 5 4 6 4 のうち、ゲートウェイカード 5 1 0 に対応する基本領域 5 4 6 。 のみが起動可能とされる。

[0095]

つぎに、実施の形態1の変形例1の動作について、図8に示したシーケンス図を参照しつ つ説明する。

100961

図1 に示したパーソナルコンピュータ部520の電力モードが通常電力モードであり、切替部517がパーソナルコンピュータ部520 側に切り替えられているとすると、図7に示したMBR542においては、区画情報5441 の起動フラグに80(起動可能)が設定されており、その他の区画情報5442 ~5444 の各起動フラグに00(起動不可)が設定されている。

[0097]

この状態で、図8に示したステップ SD1 では、パーソナルコンピュータ郎 520 の主制 90 郷郎 522 は、前述した電力モードの移行要限が発生したか否かを判断し、この場合、判断結果を「Noj として、両判断を繰り返す。

[0098]

そして、電力モードの移行要因が発生すると、主制審都522は、ステップSD1の判断 結果を「Yes」とする。ステップSD2では、主制審都522は、ゲートウェイカード 510へ連載電力モービルの名質力モードへの終行を消却する。

[0099]

ステップ SD 3 では、パーソナルコンピュータ部520の主制御部522は、通常電力モードから含電力モードへの移行を電力制御部523 へ相来する。これにより、電力制興部523は、電力モードへ移行させる。

[0100]

ステップ SD 4 では、主刺郷館 5 1 5 は、図 7 に示した区籍情報 5 4 4 , の起動フラグ を 8 0 (起動可能) から 0 0 (起動不可) に、区 顧情報 5 4 4 。 の起動フラグを 0 0 (起動不可) から 8 0 (起動可能) に設定変更する。

[0101]

これにより、基本領域546」 ~546。 においては、起動可能な基本領域が、バー ソナルコンピュータ部520に対応する基本領域546; から、ゲートウェイカード5 10に対応する基本領域546。 に変更される。

[0102]

ステップSDSでは、主制御部515は、ゲートウェイカード510側に切り替え制御す 50

るための切替制郵信号を切替部517へ出力する。ステップSD6では、切替部517は、 、主船付部515からの切替制郵信号によりゲートウェイカード510側に切り替えられる。

#### 101031

これにより、ゲートウェイカード510 (主制御部515) は、IDBパス518 および 切替部517 を接由して、共用HDD540 にアクセス可能とされる。この場合、主制師 

1515は、翌7に元した医職情報544, ~544。 を参照して、起動フラグが 

0 (起動可能) に設定されている基本領域546。 にアクセスする。

## [0104]

以上説明したように、実施の形態1の変形例1によれば、パーソナルコンピュータ部520の電力モードが漁客電力モードから省電力モードに移行された場合に、図7に示した区 無情報544,の起動フラグを00(起動不明)た、反断情報544,の起動フラグを00(起動不可)た、区断情報5442 の起動フラグを00(起動不可)から80(起動可能)に設定変更することとしたので、切り着えの前後で区価情報544, および区価情報544。 がパーソナルコンピュータ部520およびゲートウェイカード510に正確に割り当てられ、鉄動作を防止することができる。

#### [0105]

(実施の形態1の変形例2)

さて、前述した実施の形態1においては、図1に示したゲートウェイカード5 1 0 側 (I DEパス518)のデータ転送速度と、パーソナルコンピュータ部520 側 (IDEパス 527)のデータ転送速度とに差がある場合には、切替部517の切り替え前後で共用日 DD540の動作が不安度になることがある。

## [0106]

すなわち、共用日DD540から見れば、切着部517での切り着えにより、相手装置の 転送週度が変化(例えば、低速から高速)した場合に、この変化に追従できなくなり、デ ータの取りにぼし等の問題が発生する。

#### [0107]

以下では、かかる問題を解決するための構成例を実施の形態1の変形例2として説明する。 図9は、同変形例2における切替部517の構成を示すプロック図である。この図において、図1の各部に対応する部分には関一の符号を付ける。なお、図9に示したゲートウェイカード510およびパーソナルコンピュータ部520においては、主制節部515、切替節517、IDBバス518およびIDEバス527以外の構成要件の図示が容略されている。

#### [0108]

## [0109]

つまり、リセット回路517aは、電力モードが通常電力モードから省電力モードに移行した場合に、"1"のリセット信号S1を出力する回路である。アンド回路517bは、 リセット倍号S1と主制御部515からの切替制雑信号S2とのアンドをとり、信号S3 を出力する。なお、切替制雑信号S2は、ブルアップされている。

#### [0110]

値号53は、主期御部515にも入力される。主制御部515は、信号53が"0"である場合、通常電力モードであってパーソナルコンピュータ部520側に切替部517が切り替えられていることを認識する。一方、信号53が"1"である場合、主制御部515 、省電力モードであってゲートウェイカード510側に切替部517が切り替えられていることを認識する。

#### [0111]

40

50

バススイッチ517cおよびバススイッチ517dは、IDEバス518. IDEバス520 と7のうちいずれか一方を共用 HDD540に接続するためのスイッチであり、排他制御される。

[0112]

すなわち、パススイッチ517 c は、信号S 4 が"1"の場合にオンとされ、"1"の場 S 5 を出力する。一方、信号S 4 が"0"の場合、パススイッチ517 c は、オフとさ れ、"0"の信号S 5 を出力する。

[0113]

とこで、" 1 " の信号 S 5 は、切替部 S 1 7 がゲートウェイカード S 1 0 剣(I D 6 パス S 1 8 )に切り替えられていることを表す。一方、" 0 " の信号 S 5 は、切替部 S 1 7 がパーソナルコンピュータ部 S 2 0 側(I D E パス S 2 7)に切り替えられていることを表す。

[0114]

信号S4は、 信号S3が反転 画路517e および517 f によりそれぞれ反転された信号である。

[0115]

パススイッチ5 i 7 d は、信号 S 6 が" l" の場合にオンとされ、信号 S 6 が" 0 " の場合 合、オフとされる。信号 S 6 は、信号 S 3 が反転回路 5 1 7 g により反転される信号である。

[0116]

[0117]

また、エッジ検出開路517hの出力領号は、反転国路517 iにより反転され、信号57とされる。アンド国路517 jは、信号S7と信号S5とのアンドをとり、初期化信号58を共用HDD540へ出力する。

[0][8]

初期化信等SBは、切替那517がパーソナルコンピュータ部520側からゲートウェイカード510側に切り替えられた際に、転送速度をゲートウェイカード510側に合わせ 30 名べく、共用月DD540を初期化するための間号である。

[0119]

つぎに、変形例2の動作について説明する。図9に示したパーソナルコンピュータ部52 0の電力モードが通常電力モードである場合、電源電圧PC\_Vccがしきい値以上であ るため、リセット回路517aからは、" 0" のリセット信号SIが出力される。

[0120]

この場合、館号 S 3 か" 0 " とされ、儒号 S 6 が" 1 " ( 総号 S 4 が " 0 " ) とされるため、パススイッチ 5 1 7 c がオフ) となり、 切替部 5 i 7 t 、パーソナルコンピュータ部 5 2 0 側に切り 落えられている。 従って、 共用 H D D 5 4 0 は、パーソナルコンピュータ部 5 2 0 側の転送速度で動作している。

[0121]

そして、電力モードの移行要因が発生すると、パーソナルコンピュータ部520の電力モードが通常電力モードから管電力モードに移行されるため、電源電圧FC\_Vccがしきい値未満となるため、リセット回路517aからのリセット信号S1が"0"から"1"に変化する。

[0122]

この場合。 個号 S 3 が" 1 " とされ、 個号 S 4 が" 1 " ( 個号 S 6 が" 0 " ) とされるため、 バススイッチ 5 1 7 c がオフ ) となり、 切替邮 5 1 7 c がオフ ) となり、 切替邮 5 1 7 は、 ゲートウェイカード 5 1 0 側に 切り替えられる

101231

また、パススイッチ517cからは、"1"の僧号S5が出力され、エッジ検出回路517hからの出力信号は、反転回路517iにより反転され、"1"の信号S7たされる。これにより、アンド回路517jからは、"1"の初期化信号S8が共用HDD540へ出力される。

101241

共用HDD540では、ゲートウェイカード510個の転送速度に合わせるための初期化 が行われる。これにより、切り替え後においても、共用HDD540が安定的に動作する

[0125]

以上説明したように、実施の形態1の変形例2によれば、パーソテルコンピュータ部52 0の電力モードが選客電力モードの含電電力モードに移行されたとき、ゲートウェイカー ド510側に切り替えるとともに、切り替え後のデータ転送速度合かせるため共用月D D540を初期化することとしたので、データ転送速度の違いによる誤動作を防止するこ とができる。 【0126】

(実施の形態2)

さて、上述した実施の形態1においては、図1に示したゲートウェイカード510の主制 御節515、パーソナルコンピュータ節520の主制御能522の詳細な模域(特に、共 用HDD540のドライパ関連)について特に言及しなかったが、図10に示した構成と してもよい。以下では、この構成例を実施の形態2として設明する。

[0127]

図10は、本発明にかかる実施の形態2の構成を示すブロック図である。この図において 、図1の本部に対応する部分には同一の符号を付け、その説明を省略する。

[0128]

開閣においては、図1 に示したゲートウェイパーソナルコンピュータ 5 0 0 (ゲートウェ イカード 5 1 0 およびパーソナルコンピュータ部 5 2 0)に代えて、ゲートウェイパーソ ナルコンピュータ 6 0 0 ゲートウェイカード 6 1 0 およびパーソナルコンピュータ部 6 2 0)が設けられている。

[0 | 2 9]

ゲートウェイパーソナルコンピュータ600においては、省スペース化を目的として、共 30 用トDD540が、ゲートウェイカード610およびパーソナルコンピュータ部620に 共用される構成が振られている。

[0130]

ゲートウェイパーソナルコンピュータ600の基本的な機能(ハードディスクの共用等) は、ゲートウェイパーソナルコンピュータ500と減ば同一である。ゲートウェイカード 610においては、図1に示したメモリ516に代えて、ROM(Read Only Memory)611およびRAM(Random Access Memory)61 2が設けられている。

[0131]

ROM611は、読み出し専用のメモリである。このROM611には、オペレーティングシステムのカーネルや、起動プログラムが格納されている。ここで、オペレーティングシステムとは、ファイルの管理、メモリの管理、入出力の管理、ユーザインタフェースの提供などを行なう基本プログラムをいう。カーネルとは、メモリ管理やタスク管理など、オペレーティングシステムの基本機能を実現するプログラムをいう。

[0132]

雇動プログラムとは、ネットワーク(LAN630やLAN400)やDHCPを起動するためのプログラムをいう。DHCPとは、LAN上のコンピュータに動的にIPアドレスを割り当てるためのプロトコルをいう。

[0133]

RAM612は、読み出し/書き込みが行えるメモリである。このRAM612には、R 50

○M611から読み出された起動プログラム等が給納される。また、RAM612には、 図11に示したように、メモリ過避領域612aが設定されている。

## [0134]

このメモリ退避領域612 aは、後述する主制鋼部613が切替那517を経由して共用 HDD540へのデータの書き込みに失敗した場合に、当該データを退避データとして格 納(退避)させるための領域である。退避データは、ファイル(メモリ選避ファイル61 2F<sub>1</sub> ~612F<sub>3</sub> )の形でメモリ退避領域612aに格納され、リトライ要求に応 して、共用月DD540へ再度書き込まれる。

## [0135]

とこで、1台のコンピュータで1台のHDDを専有させるシステムでは、適常、HDDに 10 温澄領域 (以下、HDD瑪遊領域と称する)を設定し、HDDへの書き込みに失敗したデ ータを退避データとしてHDD選種領域に格納(退避)させるという方法が採られている

## [0136]

とのような方法をゲートウェイパーソテルコンピュータ600に適用した場合には、返避 データを共用HDD540に格納(退避)させている最中に、切替部517の切り替えが 発生すると、切り替えの間、共用HDD540への格納(退避)が中断し、退避データが 破壊されるという問題が発生する。

#### 101371

これに対して、図 11に示したように、常時連続的なアクセスが可能な R A M 6 1 2 にメモリ退避緊城 6 1 2 a を設け、遊避データをメモリ退避領域 6 1 2 a に格納(退避) させる機能により、切替# 5 1 7 の切り替えに伴う、退避データの破壊を防止することができるのである。

#### [0138]

また、メモリ退継ファイル612  $F_1$  ~612  $F_3$  には、優先順位が付与されている。従って、R AM 612 の残容量が残りわずかになった場合には、優先順位が低いメモリ 退継ファイルが削除される。

## [0139]

図10に戻り、ゲートウェイカード610においては、図1に示した主制御部515および入出カインタフェース部513に代えて、主制御部613が設けられている。

# [0140]

主制籍部 6 1 3 は、主制脚部 5 1 5 (図1 参照) と同様にして、切替部 5 1 7 の切り替え 制御や、パーソナルコンピュータ部 6 2 0 との間での通信制師、共用HDD 5 4 0 へのア クセス制御等を行う。

# [0141]

生制解部613において、CPU(Central Processing Unit) 613aは、各種コンピュータプログラム(オペレーティングシステム、悲動プログラム 、アプリケーションプログラム等)の実行により切り替え制御、通信制物等を行う。

#### [0142]

アプリケーションプログラム613bは、CPU613aで実行され、特定の機能を提供 40 するためのプログラムである。概率 IDEドライバ613cは、ゲートウェイカード61 Oに 概準実表されるハードディスクインタフェース用のドライバであり、IDEバス518および均額部517を経由して共用HDD540へのアクセスを制御する。

#### [0143]

疑似 | D E ドライバ 6 1 3 d は、 標準 | D E ドライバ 6 1 3 c と 似たようなドライバ機能 と、 C P U 6 1 3 a から 共用 月 D D 5 4 0 へのアクセスを観像 | D B ドライバ 6 1 3 c ま か は 海 様態 6 1 3 c のか ぎれか 不振り分ける 機能とを備えている。

#### [0144]

異体的には、パーソナルコンピュータ部620が前述した書電力モードとされている場合 、明警部517がゲートウェイカード610側に切り替えられる。この場合、疑似IDE ドライバ613 d は、CPU613 a からのアクセスを標準 I DEドライバ613 c へ振 り分ける。この場合、CPU613aは、疑似1DEドライバ613d、標準1DEドラ イバ613c、1DBパス518および切替部517を経由して、共用HDD540にア クセスする。

[0145]

一方、パーソナルコンピュータ郷620が前途した選常電力モードとされている場合、切 参照517がパーソナルコンピュータ級620側に切り替えられる。この場合、疑似!D Eドライバ613dは、CPU613aからのアクセスを通信部613eへ扱り分ける。 この場合 CPH 6 1 3 a は、疑似 1 D E ドライバ 6 1 3 d、 通信部 6 1 3 e、 l A N 6 3 C. 海鉱紀 G 2 i d. 標準 I D E ドライバ G 2 l c. I D E パス 5 2 7 および 5 警部 5 17を経由して、共用HDD540にアクセスする。

101461

通信部613eは、LAN630を経由して、通信部621dとの間での通信を制御する

[0147]

また、パーソナルコンピュータ部620においては、器1に示した挿入部521および主 制御部522に代えて、主制御部621が設けられている。主制御部621は、ゲートウ ェイカード610との間の通信制御、共用HDD540へのアクセス制御等を行う。

[0148]

キ制御銀621において、CPU621aは、各種コンピュータプログラム(オペレーテ ノングシステム、起動プログラム、アプリケーションプログラム等)の家行により切り競 え制御、通貨制御等を行う。

[0149]

アプリケーションプログラム621bは、CPU621aで実行され、特定の機能を提供 するためのプログラムである。機準IDEドライバ621cは、パーソナルコンピュータ 部620に標準実装されるハードディスクインタフェース用のドライバであり、1DEバ ス527および切替郷517を経由して、共用HDD540へのアクセスを制御する。通 儒部 6 2 1 d は、LAN 6 3 0 を経由して、通信部 6 1 3 e との期での通常を観録する。 [0150]

ここで、パーソナルコンピュータ部620が前述した選常電力モードとされている場合、 切勢部517がパーソナルコンピュータ部620側に切り替えられる。この場合、CPU 62 1 a は、標準 1 D F ドライバ 6 2 1 c . 1 D F パス 5 2 7 和よび 切替郷 5 1 7 を終由 して、毎月日DD540ヘアクセスする。

[0151]

また、通常電力モードにおいて、ゲートウェイカード610の主制御郎613は、LAN 630. 満貨幣621d。標準1DEドライバ621c。1DEパス527および切替部 517を経由して、共用HDD540にアクセスする。

[0152]

つぎに、家族の影響2の動作について、約12および図13に示したフローチャートを参 服しつつ総明する。図12は、図10に示した主制御部613の動作を説明するフローチ 40 ャートである。図13は、図12に示した起動処理を説明するフローチャートである。

[0153]

図1に示したゲートウェイパーソナルコンピュータ600の電源が投入されると、電源コ エット530から各個へ離力が供給される。これにより、遡12に示したステップSE1 では、主制御部613のCPU613aは、各部を起動するための起動処理を実行する。

[0154]

具体的には、関13に示したステップSF1では、CPU613ak、ROM611から オペレーティングシステムのカーネルを読み込む。ステップSF2では、CPU613a は、上紀カーネルを家行して、オペレーティングシステムを起動する。

[0155]

30

ΔO

[0156]

ステップSP 5 では、CP U 6 1 3 a は、疑似! D E ドライバ6 1 3 d を初期化する。ステップSF 6 では、CP U 6 1 3 a は、パーソナルコンピュータ部6 2 0 のの電源がオンであるか否かを判断し、この場合、判断結果を「Y e s 」とする。ステップSF 7 では、CP U 6 1 3 a は、切替部5 1 7 をパーソナルコンピュータ部6 2 0 側に切り替える。

[0157]

ステップ 5 P 8 では、C P U 6 1 3 a は、パーソナルコンピュータ館 6 2 0 種由、すなわち、疑似 1 D B ドライバ 6 1 3 d、通信館 6 1 3 e、 L A N 6 3 0、適能部 6 2 1 d、標準 1 D E ドライバ 6 2 i c および 1 D E パス 5 2 7 を経由して切替節 5 1 7 を初期化する

[0158]

ステップSF9では、CPU613aは、疑似IDEドライバ613d、 連層部613e 、 LAN630、 通信部621d、 標準IDEドライバ621c、IDEパス527 およ び切替密517を経由して、共用BDD540ヘアクセスする。

[0159]

一方、ステップSF6の判断結果が「No!である場合、ステップSF10では、CPU613aは、切替部517をゲートウェイカード610側に切り替える。

[0160]

[0161]

ステップ S F 1 2 では、 C P U 6 1 3 a は、糖準 J D E ドライバ 6 1 3 c を初期化する。 ステップ S F 9 では、 C P U 6 1 3 a は、疑似 I D E ドライバ 6 1 3 d 、標準 I D E ドライバ 6 1 3 c 、 I D E パス 5 1 8 および切替郎 5 1 7 を緩由して、共用 H D D 5 4 C ヘア クセスする。

101621

図12に戻り、ステップSE2では、CPU613aは、パーソナルコンピュータ邸62 のから、適常電力モードから省電力モードへの移行連知があるか否かを判断し、この場合 、判断結果を「No」とする。

[0163]

ステップ S E 3 では、C P U 6 1 3 a は、パーソナルコンピュータ部 6 2 0 より、省電力モードから通常電力モードへの復傳通知があるか否かを判断し、この場合、判断結果を「N o 」とする。以後、ステップ S E 2 またはステップ S E 3 の判断結果が「Y e s 」になるまで、ステップ S E 2 およびステップ S B 3 の判断が繰り返される。

[0164]

そして、パーソナルコンピュータ郎620からゲートウェイカード610に対して、通常 電力モードから審電カモードへの修行通知があると、CPU613aは、ステップSE2 の判断結果を「Yes」とする。

[0165]

ステップ S E 4 では、C P U 6 1 3 a は、切替部 5 1 7 をゲートウェイカード 6 1 0 剝に 切り替える。ステップ S E 5 では、疑似 I D E ドライバ 6 1 3 d は、通信部 6 1 3 e から 共用 F D D 5 4 0 へのアクセスの振り分け先を標準 I D E ドライバ 6 1 3 c に切り替える

[0166]

そして、ゲートウェイカード610から共用HDD540へのアクセス要求(例えば、デ

ータの書き込み)が発生すると、CPU613 aは、疑似IDEドライバ613 d、標準IDEドライバ613 c、イカトロース 518 aよび切替部517 を範由して、共用日DD 540 へアクセスし、データを共用日DD540 不適き込む。

[0167]

とこで、データの書を込みが失敗すると、CPU613aは、当該データを退避データと して、RAM612(図11参照:例えば、メモリ逃避ファイル612F。) に格納( 追避)させる。

[0168]

そして、パーソナルコンピュータ部620からゲートウェイカード610に対して、省電 カモードから通常電力モードへの復帰通知があると、CPU613gは、スチップ583 の判断結果を「Yes」とする。

[0169]

ステップSE6では、CPU613aは、切替郷517をパーソナルコンピュータ邸620側に切り替える。ステップSE7では、疑似IDEドライバ613dは、共用日DD540へのアクセスの扱り分け先を標準IDEドライバ613cから通偿邸613eに切り替える。

[0170]

そして、ゲートウェイカード610から共用HDD540へのアクセス要求 (例えば、データの夢き込み) が発生すると、CPU613 aは、疑似1DEドライバ613d、通信能613s、LAN630、通信部62id、標準1DEドライバ621c、IDBバス527 および別量部517を経由して、共用HDD540ペアクセスし、データを共用HDD540に書き込む。

[0171]

なお、データの書き込みが失敗した場合には、前述と同様にして、CPU613aは、当該データを遨遊データとして、RAM612に格納(退避)させる。

[0172]

以上説明したように、実施の形態2によれば、暖似1DEドライバ613dを設けて、パーソナルコンピュータ部620の電力モードが省電力モードである場合、切替部517経 ロで共用HDD540ヘアクセスを振り分け、パーソナルコンピュータ部620の電力モードが通常電力モードである場合、パーソナルコンピュータ部620および切替部517 30経由で共用HDD540ヘアクセスを振り分けることとしたので、一台の共用HDD540をパーソナルコンピュータ部620とゲートウェイカード610との間で共有可能となり、省スペース化および省電力化を図ることができる。

101731

また、実施の形態2によれば、アクセスの最中にデータの書き込みが失敗した場合、当該 データをRAM612 (図11参照)に選遊させることとしたので、切り替えに伴う退避 データの液塊の影響を回避することができる。

[0174]

(容線の形態2の変形倒1)

さて、上速した実施の形態2においては、隔10に示したパーソナルコンピュータ館62 0の電力モードが通常電力モードおよび輸電力モードの場合の切り増入動作について説明 したが、共用HDD540へのアクセス中に切り替えが発生すると、切り替えの間に共用 HDD540へのアクセスができなくなるため、データが破壊される場合がある。

[0175]

そこで、図14に示した動作表に基づいて、切り替え時にきめ報かい制御を行うことにより、データの破壊を防止することが可能となる。以下では、この場合を実施の形態2の変形例1として説明する。

[0176]

図14に示した動作表において、ゲートウェイカードステータスは、図10に示したゲートウェイカード610の電力供給状態を変す。このゲートウェイカードステータスにおい 50

20

30

て、オンは、ゲートウェイカード 6 1 0 に電力が供給されている状態である。オフは、ゲートウェイカード 6 1 0 への電源が新とされている状態である。

#### 101771

また、パーソナルコンピュータ部ステータスは、パーソナルコンピュータ部620の電力 供給状態を表す。このパーソナルコンピュータ部ステータスにおいて、オンは、前述した 通常電力モードを表す。オフは、前述した省電力モードを表す。

## [0178]

ゲートウェイカード610の主制御部613は、ゲートウェイカードステータスおよびパーソナルコンピュータ部ステータスの組み合わせに応じた処理を実行する。 [0179]

製体的には、ゲートウェイカードステータスがオン、パーソナルコンピュータ部ステータスがオンの場合、注制御部613のCPU613aは、前述したように、切響部517をパーソナルコンピュータ620経由で共用HDD540にアクセスする。

## [0180]

また、ゲートウェイカードステータスがオン、パーソナルコンピュータ部ステータスがオ フの場合、CPU613aは、前述したように、切替部517をゲートウェイカード61 0側に切り替え、底接(疑似IDBドライバ613d、標準IDBドライバ613c、J DEパス518および切替部517 経由)、共用HDD540にアクセスする。

## [01811

また、ゲートウェイカードステータスがオンの状態で、パーソナルコンピュータ部ステータスがオンからオフに移行した場合、CPU613aは、パーソナルコンピュータ部620 起由で共用HDD540にアクセス中のデータおよびディスクキャッシュ(RAM612にキャッシュされているデータ)をクリアし、再度、直接共用HDD540にアクセスする。

# [0182]

つまり、パーソナルコンピュータ部ステータスがオンからオフに移行すると、 CPU613 a は、 切替部517をパーソナルコンピュータ第620側からゲートウェイカード610側に切り替える。

#### [0183]

つぎに、CPU613aは、切り替え前までのデータ等をクリアした後、直線、共用HDD540、すなわち、駅似1DBドライバ613d、標準1DBドライバ613d、標準1DBドライバ613c、1D Eバス618および切替部517を経由して、共用HDD540に再度アクセスする。

# [0184]

このアクセスでは、共用HDD540に関するデータの書き込み(または読み出し)がは じめから実行される。従って、切り替え中のデータ破壊等の弊害を回避することが可能と なる。

## [0185]

また、ゲートウェイカードステータスがオンの状態で、パーソナルコンピュータ部ステータスがオフからオンに移行した場合、CPU613 aは、切替総517をゲートウェイカード610 側からパーソナルコンピュータ部620 側へ切り替える。ここで、CPU613 aは、切り替え直後の共用HDD540へのアクセス処理が終了した後、データおよびディスクキャッシュをクリアする。

## [0186]

つぎに、CPU613 a は、切り替え前までのデータ等をクリアした後、パーソナルコンピュータ部620 経由、すなわち、疑似 I D B ドライバ613 d、通信部613 e、 L A N 630、通信部621 d、標準 I D E ドライバ621 c、 I D E バス527 および切替総517 終由で、共用 II D D 540 に両廊アクセスする。

#### 101871

このアクセスでは、共用HDD540に関するデータの響き込み(または読み出し)がは

20

じめから実行される。従って、切り替え中のデータ破壊等の弊害を回避することが可能となる。

[0188]

また、ゲートウェイカードステータスがオンの状態で、パーソナルコンピュータ部ステータスがオフからオン (電源投入収後の起動途中) に移行した場合、CPU613aは、切替部517をゲートウェイカード610側からパーソナルコンピュータ部620側へ切り替える。

[0189]

つぎに、CPU613aは、パーソナルコンピュータ部620がオン(またはタイムアウト)になるまでの間、パーソナルコンピュータ部620経由での共用HDD540へのアクセスをリトライする。

[0 1 9 0]

また、ゲートウェイカードステータスがオンの状態で、パーソナルコンピュータ部ステータスがオフからオン(終了処理中)に移行した場合、CPU613aは、パーソナルコンピュータ部620経由でアクセスをリトライする。

[0191]

そして、パーソナルコンピュータ部620のオフ後、CPU613aは、 切替部517を パーソナルコンピュータ部620 朝からゲートウェイカード610 鶴へ切り替えた後、 直 接线用HDD540ヘアクセスする。

[0192]

据た、ゲートウェイカードステータスがオンからオフ(リセット)に移行し、パーソナルコンピュータ部ステータスがオンの場合、CPU613aは、パーソナルコンピュータ部620終由で共用HDD540にアクセスする。

[0193]

また、ゲートウェイカードステータスがオンからオフ (リセット) に移行し、パーソナルコンピュータ部ステータスがオフの場合、CPU613aは、直接共用HDD540にアクセスする。

[0194]

また、ゲートウェイカードステータスがオフからオン(起動)に移行し、パーソナルコン ビュータ部ステータスがオフの場合、CPU613aは、底接共用HDD540にアクセ スする。

[0195]

また、ゲートウェイカードステータスがオフからオン(超動)に移行し、パーソナルコン ビュータ部ステータスがオンの場合、CPU613aは、パーソナルコンビュータ部62 の経由で共用日DD540にアクセスする。なお、ゲートウェイカード610がオフの場 合については、規定していない。

[0196]

以上戦明したように、実施の形態2の変形例1によれば、共用 HDD540へのアクセス の畿中に切替部517の切り替えが発生した場合、切り替え後に共用 HDD540へのア クセスをし直すこととしたので、切り替えに伴うデータ破壊の影響を回避することができ る。

- [0197]
- (実施の形態2の変形例2)

さて、 輸送した実施の形態2 では、 図 1 1 に示したように、 R A M 6 1 2 のみにメモリ返避領域6 1 2 a を設けて、 返避データをメモリ退避領域6 1 2 a に格納(退避) させる構成 成について説明したが、 R A M 6 1 2 および共用 H D D 5 4 0 の双方に退避データを格納(退避) させる構成としてもよい。以下では、この構成例を実施の形態2 の変形例 2 として知明する。

[0198]

図15は、実施の形態2の変形例2の構成を示すプロック図である。この図において、図 50

11の各部に対応する部分には関一の符号を付ける。割15においては、RAM612に加えて、共用HDD540にも共用HDD級避領域540aが設定されている。

## [0199]

この共用HDD港越領域540ak、主制御郷613が切替郷517を経由して共用HD D540へのデータの書を込みに失敗した場合に、当該データを追避データとして格約( 退避)させるための領域である。退避データは、共用HDD追避ファイル540Fの形で ###日DD退避帰版540aに終勤される。

#### [0200]

ここで、共用HDD540の共用HDD選避領域540aへの選避データを格納(過避)している最中に、切替部517の切り替えが数回に亙って発生すると、切り替えの間、共用HDD退避領域540aへの格納(退避)が中断し、共用HDD退避ファイル540Fに空白部分540D。 ~540D。 が生じる。

## [0201]

そこで、実施の形態2の変形例2では、主制御部613は、電源モードの移行をトリガとして、切替部517の切り替えの関、空白部分540D<sub>1</sub> ~540D<sub>2</sub> た対応する各 温激データを、RAM612のメモリ遊避関域612a(メモリ湯避ファイル612F<sub>1</sub> ~612F。) に格約(退避) する。これちのメモリ退避ファイル612F<sub>1</sub> ~6

12 F、 は、空白部分540D: ~540D、 に対応している。

#### [0202]

そして、主制締郎 6 1 3 は、R A M 6 1 2 のメモリ 逃避領域 6 1 2 a からメモリ 通達ファ 7 イル 6 1 2 F g に対応する各退避データを読み出し、これらを共用HD D 5 4 0 の共用HDD退避領域 5 4 0 a に格納する。具体的には、主制郵配 6 1 3 は、メモリ 週避ファイル 6 i 2 F g に対応する各選避データを共用HDD 退建ファイル 5 4 0 F の空白部分 5 4 0 D g にマージさせ、完全な共用HDD 退港ファイル 5 4 0 F を作成する。

## [0203]

以上説明したように、実施の影響2の変形例2によれば、共用日D540へのアクセスの最中にデータの書き込みが失敗した場合、当該データを共用日D540に退避させ、 退避中に切替部517の切り替えが発生したとき、切り替えの間のデータをRAM612 に退避させた後、共用日D540に退避されたデータとRAM612に退避されたデー タとをマージすることとしたので、切り替えに伴う退避データの破壊の影響を削速することができる。

## [0204]

#### (実施の形態2の変形網3)

さて、前述した実施の形態2の変形例2では、図15に示したように、切替部517の切り替えの間、RAM612に遇避データを整約(退避)させた後、退避データを共用HD 退避プフィル540Fとマージさせる例について説明したが、切り替えの如何にかかわらず、共用HDD540およびRAM612の双方に同一の退避データを並列的に格納( 退避)させる構成としてもよい。以下では、この構成例を実施の形態2の変形例3として説明する。

## [0205]

図16は 実施の形態2の変形例3の構成を示すプロック図である。この図において、図15の名部に対応する部分には関一の符号を付ける。同図において、主制部部613から 共用日DD540へのデータの書き込みが失敗すると、主制制部613は、該データを急 避データとして、共用日D540の共用日DD週遊飯域540aに格勢(過速)する。 これにより、共用日DD遊遊飯域540aには、共用日D港港ファイル540Fが格約 される。

# [0206]

これと並行して、主制御部613は、書き込みに失敗したデータを退避データとして、R AM612のメモリ退避領域612aに格納(退避)する。これにより、メモリ退避領域50

40

6 1 2 a には、メモリ濃雅ファイル 6 1 2 F が格納される。 【0 2 9 7】

そして、共用 H D D JB 避額域5 4 0 a およびメモリ退避額域612 a への退避データの格 納(退避)中に、切替節517が切り替えられると、実施の形態2の変形例2で誤明した ように、共用 H D D 追避ファイル54 0 F に空白部分が生じる。

## [0208]

そこで、実施の形態2の変形例3では、主刺御部613は、電源モードの移行をトリガとして、切替部517の切り 替えが発生した場合。RAM612のメモリ連連領域612aからメモリ退避ファイル612Fに対応する退避データを読み出し、これを共用 HDD540の共用 HDD3遊響域640aに格納する。具体的には、主制研部613は、メモリ退避ファイル612Fとマージさせ、完全な共用 HDD 過避ファイル540Fとマージさせ、完全な共用 HDD 過避ファイル540Fとマージさせ、完全な共用 HDD 過速ファイル540Fとマージ

#### [0209]

以上説明したように、実施の形態2の変形例3によれば、共用月DD540へのアクセスの戦中にデータの書き込みが失敗した場合、当該データを共用HDD540およびRAM 612の双方に並列的に退業させ、退避中に切替部517の切り替えが発生したとき、共 用HDD退業領域540aに退離されたデータとRAM612に退離されたデータとをマージすることとしたので、切り替えに伴う退避データの破壊の影響を回避することができる。

## [0210]

以上本発明にかかる実施の形態 1 (変形例 1 および 2 を含む) および実施の形態 2 (変形 例 1 ~ 3 を含む) について図面を参照して詳速してきたが、具体的な構成例はこれらの実 機の形態 1 および 2 に限られるものではなく、本発明の製旨を造脱しない範囲の設計変更 等があっても本発明に含まれる。

#### [0211]

例えば、前述した実施の形態1 および2 においては、変形例3 (実施の形態1) または要形例4 (実施の形態2) として、図1 に示したゲートウェイパーソナルコンピュータ50 0 (ゲートウェイカード510、パーソナルコンピュータが52 0) や、図10 に示したゲートウェイパーソナルコンピュータ600 (ゲートウェイカード610、パーソナルコンピュータ600 (ゲートウェイカード610、パーソナルコンピュータ 30 記み取り可能な記録媒体800に記録して、この記録媒体800に記録されたプログラムを関図17に示したコンピュータ 30 記み取り可能な記録媒体800に記録して、この記録媒体800に記録されたプログラムを関図に示したコンピュータ700に読み込ませ、実行することにより各機能を実現してもよい。

#### [0212]

両図に示したコンピュータ760は、上記プログラムを実行するCPU710と、キーボード、マウス等の入力装置720と、各種データを配値するROM730と、後算パラメータ等を配値するRAM740と、記録媒体800からプログラムを読み取る読取装置750と、ディスプレイ、プリンタ等の出力装置760と、装置各部を接続するパス770とから構造されている。

# [0213]

CPU710は、説取装置750を経由して記録媒体800に記録されているプログラムを読み込んだ後、プログラムを実行することにより、前述した機能を実現する。なお、記録媒体800としては、光ディスク、フレキシブルディスク、ハードディスク等が挙げられる。

## [0214]

(付配1) 情報処理部に接続され、異なるネットワーク間でデータの受け渡しを行うゲートウェイカードであって、

前記簿報処理部および前記ゲートウェイカードと記憶手殴との間に設けられた切替手段と

前記憶報処理部の稼動状態が通常電力モードである場合に前記切替手段を前記情報処理部 50

と前記記徳手段とを結合する状態に制御し、前記情報処理部の検動状態が前記通常電力モードから省電力モードに移行された場合に削記切替手段を削記ゲートウェイカードと前記 記帳手段とを結合する状態に制御する切替制御手段

を備えたことを特徴とするゲートウェイカード。

## [0215]

(付記2) 前記切替制部手段は、前記情報処理解ねよび前記ゲートウェイカードが共に起 動途中にある場合、前記切替手段を前記情報処理部と前記記帳手段とを結合する状態に制 御することを特徴とする付記1に記載のゲートウェイカード。

#### [0216]

(付記3) 前記記憶手段では、前記情報処理都で利用される第1 額域と、前記だートウェ イカードで利用される第2 領域とが区限分けされており、前記録動状態が前記漏準電力モードである場合に、前記第1 領域が有効に設定されているとともに前記第2 領域が無効に設定されており、前記引替制御手段は、前記録動状態が前配過常電カモードから前配番電カモードに移行された場合に前記第1 領域を有効から無効に設定変更し、前記第2 領域を振効から有効に設定変更することを特徴とする付記1 または2 に記載のゲートウェイカード。

#### [0217]

(付配4)前記切替手段は、前記情報処理部のデータ転送速度と前記ゲートウェイカードのデータ転送速度とに差がある場合、前記線動状態が前記通常電力モードから前記省電力モードに移行されたとき、前記ゲートウェイカードと前記記憶手段とを結合する状態に削削されるとともに、該制御後のデータ転送速度に合わせるため前記記憶手段を初期化することを特徴とする付配1または3に記載のゲートウェイカード。

#### [0218]

この付記4にかかる発明によれば、情報処理部の総動状態が通常電力モードから省電力モードに移行されたとき、ゲートウェイカードと配換手段とを結合する状態に側部されるとともに、制御後のデータ転送速度に合わせるため配換手段を初期化することとしたので、データ転送速度の違いによる誤動作を防止することができるという効果を奏する。

#### [0219]

(付記5) 前記記憶手段へのアクセス制御を行い、前記情報処理部の稼動状態が前記金電力モードである場合、前記切替手段経由で前記記憶手段へアクセスを譲り分け、前記情報処理部の稼動状態が前記通常電力モードである場合、前記情報処理部および前記切替手段 松田市前記記憶手段、アクセスを振り分けるアクセス網御手段、を備えたことを特徴とする付記1または4に記載のゲートウェイカード。

## [0220]

(付記6) 前記アクセス制御手段は、前記アクセスの最中に前記切替手段の切り替えが発生した場合、切り替え後に前記記憶手段へのアクセスをし渡すこと、を特徴とする付記5 に記載のゲートウェイカード。

# [0221]

(付記7) 前記アクセス制御手段は、前記アクセスの最中にデータの書き込みが失敗した 場合、当該データを退避メモリに選避させること、を特徴とする付記5または6に記載の 40 ゲートウェイカード。

## [02221

(付記8) 前記アウセス制御手段は、前記アウセスの最中にデータの書き込みが失敗した 場合、当該データを前記記憶手段に退避させ、退避中に前記切替手段の切り替えが発生し たとき、切り替えの間のデータを選避メモリに逃避させた後、前記記憶手段に退避された データと前記退避メモリに退避されたデータとをマージすること、を特徴とする付記5ま た後6に記載のゲートウェイカード。

#### [0223]

(付記9)前記アクセス朝鮮手段は、前紀アクセスの最中にデータの書き込みが失敗した 場合、当該データを前記記憶手段および選難メモリの双方に該列的に逃避させ、逃避中に 50

前記切響手段の切り替えが発生したとき、前記配便手段に選避されたデータと前記退避メモリに退避されたデータとをマージすること。を特徴とする付配5束たは6に記載のゲートウェイカード。

[0224]

(付記10) 懐報処理部に接続され、異なるネットワーク欄でデータの受け渡しを行うゲートウェイカードに適用されるゲートウェイ制්方法であって、

的記憶報処理部の稼動状態が適等電力モードである場合に、前記情報処理部および前記ゲートウェイカードと記憶手段との間に設けられた切替手段を前記情報処理部と訴記記憶手段とを結合する状態に制御し、前記稼動状態が前記適常電力モードから含電力モードに移行された場合と前記切替手段を前記ゲートウェイカードと前記記憶手段とを結合する状態に制御する可勢制御工程、

を含むことを特徴とするゲートウェイ制御方法。

[0225]

(付記11) 情報処理部に接続され、異なるネットワーク間でデータの受け渡しを行うゲートウェイカードに瀬用されるゲートウェイ制御プログラムであって、

コンピュータを、 前紀情報処理部および前記ゲートウェイカードと記憶手段との間に設けられた切替手段、 前紀情報処理部の検動状態が通常電力モードである場合に前記切替手段を前記情報処理部 と前紀記憶手段とを結合する状態に朝御し、前記線動状態が前記通常電力モードから省電 カモードに移行された場合に前記切替手段を前記ゲートウェイカードと前記記憶手段とを 総合する光能に制御する切替制御手段。

として機能させるためのゲートウェイ制御プログラム。

[0226]

(付記12) 前記切替制御手段は、前記情報是班路および新紀ゲートウェイカードが共に 起動途中にある場合、前記切替手段を前記情報処理部と前記記憶手段とを結合する状態に 制御するととを特徴とする付記11に記載のゲートウェイ制御プログラム。

[0227]

(付記13)前記記憶手段では、前記前報処理部で利用される第1 領域と、前記ゲートウェイカードで利用される第2 領域とが区應分けされており、前記稼動状態が前記通常電力モードである場合に、前記第1 領域が有効に設定されているとともに前記第2 領域が無効に設定されており、前記切替期御手段は、前記線動状態が前記通常電力モードから前記省電力モードに移行された場合に前記第1 領域を有効から無効に設定変更し、前記第2 領域を組分から有効に設定変更することを特徴とする付記11または12に記載のゲートウェイ刺翻プログラム。

[0228]

(付記14) 約記切替手段は、 節記情報処理部のデータ転送速度と前記ゲートウェイカードのデータ転送速度とに差がある場合、前記接動状態が輸記測落電力モードから前記省電力モード水を行されたとき、前記ゲートウェイカードと前記記箋手段とを結合する状態に制御されるとともに、切り替え後のデータ転送速度に合わせるため前記記簿手段を切別化することを特徴とする付記11または13に記載のゲートウェイ制御プログラム。

[0229]

(付記15) 前記コンピュータを、前記記憶手段へのアクセス制御を行い、前記情報処理 那の線動状態が前記音電力モードである場合、前記切替手段延由で前記記憶手段へアクセ 又を振り分け、前記情報処理部の線動状態が前記通常電力モードである場合、前記情報処理 理部および前記切替手段経由で前記記憶手段へアクセスを振り分けるアクセス制御手段、 として機能させることを特徴とする付記!1または14に記載のゲートウェイ制御プログラム。

102301

(付記16) 前記アクセス制御手段は、前記アクセスの最中に前記切替手段の切り替えが 発生した場合。切り替え後に前記記憶手段へのアクセスをし直すこと、を特徴とする付記 50

50

15に記載のゲートウェイ制御プログラム。

- [0231]
- (付記17) 前記アクセス制御手段は、前記アクセスの最中にデータの書き込みが失敗した場合、当該データを退離メモリに退職させること。を特徴とする付記11または16に記載のゲートウェイ制御ブログラム。
- [0232]
- (付記18) 前記アクセス制御手段は、前記アクセスの最中にデータの書を込みが失敗し た場合、当該データを前記記憶手段に退避させ、退避中に前記切着手段の切り替えが発生 したとき、切り得えの間のデータを退離メモリに退避させた後、前記記憶手段に退避され たデータと胸記退避メモリに退避されたデータとをマージすること、を特徴とする付記1 5または16に記載のゲートウェイ制御ブログラム。
- [0233]

(付記19) 前記アクセス制御手段は、前記アクセスの最中にデータの書き込みが失敗した場合、当該データを前記記憶手段および退業メモリの双方に並列的に選起させ、逐避中に前記切替手段の切り替えが発生したとき、前記記憶手段に退避されたデータと前記退避メモリに退避されたデータとをマージすること、を特徴とする付記15または16に記載のゲートウェイ制御プロゲラム。

- [0234]
- (付記20) 情報処理部と、該情報処理部に接続され、異なるネットワーク間でデータの受け返しを行うゲートウェイカードとを備えたゲートウェイ接置であって、 前部がゲートウェイカードは、

前記情機処理部および前記ゲートウェイカードと記憶手段との間に設けられた切替手段と

前記情報処理部の稼動状態が通常電力モードである場合に前記切替手段を前記情報処理部と前記記能手段と結合する状態に制御し、前記稼動状態が前記通常電力モードから含電 力モードに移行された場合に前記切替手段を前記ゲートウェイカードと前記記憶手段とを 組合する状態に制御する切替制御手段と、

を備え、

前紀情報処理部は.

所定の移行要因が発生した場合に、前記稼動状態を前記通常電力モードから前記省電力モードに終行させる電力制御手段。

を備えたことを特徴とするゲートウェイ装置。

- [0235]
- (付記21) 前記切替制卿手段は、前記情報処理部および前記ゲートウェイカードが共に 起動途中にある場合、前記切替手段を前記情報処理部と前記記録手段とを結合する状態に 制御することを特徴とする付記20に記載のゲートウェイ装置。
- [0236]
- (付記22) 前記記憶手段では、前記情報処理部で利用される第1 領域と、前記ゲートウェイカードで利用される第2 領域とが医皿分けされており、前記録地域が前記通常電力モードである場合に、前記第1 領域が有効に設定されているとともに前記第2 領域が無効に設定されており、前記切替制師手段は、前記権動気感が前記通常電力モードから前記省電力モードに移行された場合に前記第1 領域を有効から無効に設定変更し、前記第2 領域を無効から自効に設定変更することを特徴とする付記20または2!に記載のゲートウェイ装骸。
- [0237]
- (付記23) 前記別替手段は、前記情報処理部のデータ転送連度と前記ゲートウェイカードのデータ転送速度と応速がある場合、前記移動状態が前記通常電力モードルの手の音器では下した。 カモードル移行されたとき、前記ゲートウェイカードと前記記値手段とを結合する状態に 初遊されるとともに、切り替え後のデータ転送速度に合わせるため前記記値手段を初期化 することを修備とする付記20または22に記載のゲートウェイ装置。

[0238]

(付記24) 前記ゲートウェイカードに設けられ、前記記憶手段へのアクセス制御を行い、前記情報処理部の稼動状態が前記音電力モードである場合、前記付等処理を印記記憶手段ペアクセスを振り分け、前記情報処理部の稼動状態が前記着常治力モードである場合、前記情報処理部はよび前記切替手段経由で前記記憶手段ペアクセスを振り分けるアクセス刺獅手段、を構えたことを特徴とする付記20または23に記載のゲートウェイ装器

[0239]

(付記25)前記アクセス制御手段は、前配アクセスの最中に前記切替手段の切り替えが 発生した場合、切り替え後に前記記憶手段へのアクセスをし直すこと、を特徴とする付記 24に記載のゲートウェイ装置。

[0240]

(付記26) 前記アケセス制御手段は、前記アクセスの概申にデータの書き込みが失敗した場合、当該データを退避メモリに退避させること、を特徴とする付記24または25に記載のゲートウェイ装置。

[0241]

(付記27) 前記アクセス制御手段は、前記アクセスの幾中にデータの書き込みが失敗した場合、当該データを前記記億手段に選挙させ、過避中に前記切替手段の助り署えが発生したとき、切り費えの間のデータを退避メモリに退避させた後、前記記憶手段に退避されたデータと約記退避メモリに退避されたデータとをマージすること、を特徴とする付記24また法25に記載のゲートウェイ袋面。

[0242]

(付紀28) 前記アクセス制御手段は、前記アクセスの最中にデータの書き込みが失敗し た場合、当該データを前記記憶手段および遠遅メモリの双方に送到的な迅速させ、選連 に前記切替手段の切り替えが発生したとき、前記記憶手段に退避されたデータと前記退避 メモリに退避されたデータとをマージすること、を特徴とする付記24または25に記載 のゲートウェイ装置。

[0243]

(付記29)情報処理部と、該情報処理部に接続され、異なるネットワーク間でデータの 受け渡しを行うゲートウェイカードとを備えたゲートウェイ装置に適用されるゲートウェ 30 利制容方法であって、

前紀ゲートウェイカードでは、

前紀情報処理部の稼動状態が適常電力モードである場合に、前記情報処理部および前記ゲートウェイカードと記憶手段との間に設けられた切替手段を前記情報処理部と前記記憶手段とを結合する状態に制御し、前記稼動状態が前記通常電力モードから省電力モードに移行された場合に前記切替手段を前記ゲートウェイカードと前記記後手段とを結合する状態に制御する切替制御工程、

が実行され、

前記情報処理部では、

所定の移行要因が発生した場合に、前記稼動状態を前記通常電力モードから前記省電力モードに移行させる電力制御工程。

が実行されることを特徴とするゲートウェイ制御方法。

[0244]

(付記30) 給配切替制御工程では、前配情報処理部および値配ゲートウェイカードが共 に起動途中にある場合、前配切替手段を前配情報処理部とは、前配配権手段とを結合する状態 に制御することを特徴とする付配20に配載のゲートウェイ制弾方法。

102451

(付記31) 前記記憶手段では、前記臂幅処理部で利用される第1領域と、前記ゲートウェイカードで利用される第2領域とが区側分けされており、前記線動状態が前部通常電力 ポードで利用される第2領域が有効に設定されているとともに前記第2領域が無効 50

40

に設定されており、前配物替制御工程では、前配輸動状態が前配通常電力モードから前記 需電力モードに移行された場合に前配第1領域を有効から無効に設定変更し、前配第2領 域を無効から有効に設定変更することを特徴とする付配29または30に記載のゲートウ ャイ制細舌注。

# 102461

(付記32) 前記切替制郷工程では、前記情報処理部のデータ転送速度と前記ゲートウェ イカードのデータ転送速度とに差がある場合、前記線動状態が前記通常電力モードから前 記省電力モードに移行されたとき、前記ゲートウェイカードと前配配修手段とを結合する 状態に制御するとともに、切り替え後のデータ転送速度に合わせるため前記記億手段とを 期化することを特徴とする付記29または31に記載のゲートウェイ制郷方法。

# 【0247】 【発明の効果】

以上説明したように、本発明によれば、情報処理部およびゲートウェイカードとで記憶手段を共用させ、情報処理部の辞勤状態が適常電力モードから宮電力モードに移行された場合に切賛手段を情報処理部と記憶手段とを結合する状態に制御することとしたので、省スペース化および省電力化を図ることができるという効果を奏する。

## 102481

# [0249]

また、本発明によれば、情報処理部の稼動状能が適常電力モードから電電力モードに移行 された場合に第1 領域を有効から無効に設定変更し、第2 領域を振効から有効に設定変更 することとしたので、切り替えの前後で第1 領域および第2 領域が情報処理部およびゲートウェイカードに正確に割り当てられ、誤動作を防止することができるという効果を奏する。

## [0250]

また、 本発明によれば、情報処理部の移動状態が含電力モードである場合、切骸手段経由 で記憶手段ヘアクセスを襲り分け、情報処理部の移動状態が過常電力モードである場合。 情報処理部および切替手段経由で記憶手段ヘアクセスを振り分けることとしたので、一台 の記憶手段を情報処理部とゲートウェイカードとの間で共有可能となり、省スペース化お よび省省かんを図ることができるという効果を参する。

#### [0251]

また、本発明によれば、アクセスの最中に切替手段の切り替えが発生した場合、切り替え 後に記憶手段へのアクセスをし直すこととしたので、切り替えに伴うデータ破壊の影響を 個遊することができるという効果を奏する。

# [0252]

また、本発明によれば、アクセスの最中にデータの書き込みが失敗した場合、当該データ を演謝メモリに逃避させることとしたので、切り替えに伴う遇避データの破壊の影響を同 避することができるという効果を受する。

# [0253]

また、本発明によれば、アクセスの最中にデータの書き込みが失敗した場合、当該データ を記憶事段に追避させ、逃避中に切替手段の切り替えが発生したとき、切り替えの間の ータを退避メモリに退避させた後、記憶手段に退避されたデータと退避メモリに退避され たデータとをマージすることとしたので、切り替えに伴う退避データの破壊の影響を回避 することができるという効果を奏する。

#### [0254]

また、本発明によれば、アクセスの最中にデータの書き込みが失敗した場合、当該データ を記憶手段および退避メモリの双方に並列的に退避させ、遺離中に切替手段の切り替えが 毎年1.カトキ 記憶手段に退避されたデータト返避メモリに退避されたデータトをマージ することとしたので、切り替えに伴う返避データの破壊の影響を回避することができると いう効果を察する。 【図面の簡単な説明】 【図1】本発明にかかる実施の形態」の構成を示すプロック図である。 「倒2] 図1に示した切替部517の構成を示すブロック図である。 【図3】図1および図2に示した切替部517の切替動作の概要を説明するフローチャー トである。 【図4】同実施の形態1の動作を説明するシーケンス図である。 【劉 5 】 図 4 に示したパーソナルコンピュータ 都起動処理を設明するフローチャートであ 3. 10 「照61 原実施の影像」における各種メッセージ報節を示す関である。 【関7】 岡家施の形態1の変形例1におけるセクタ構成を説明する関である。 【図8】 開寒施の形態1の変形例1の動作を説明するシーケンス図である。 【照9】 開策施の影飾1の変形偏2における切替駆517の機成を示すプロック図である 【図10】本発明にかかる実施の形態2の構成を示すブロック図である。 【図11】図10に乗したRAM612の機能を示す類である。 【図12】図10に示した主制御部613の動作を説明するフローチャートである。 【図13】図12に示した起動処理を説明するフローチャートである。 【図14】 脚窓前の形態2の窓形倒1の動作を影明するための動作表を示す辺である。 20 【図15】 簡実前の形態2の変形例2の構成を示すプロック図である。 【図16】 間実施の形盤2の変形例3の構成を示すプロック図である。 【図17】本発調にかかる事施の影飾1の変形機3および事施の影像2の変形側4の構成 を示すプロック図である。 「符号の説明】 200 WAN 400 LAN 500 ゲートウェイパーソナルコンピュータ 510 ゲートウェイカード 511 WANインタフェース部 30 5 1 2 I.ANインタフェース部 513 入出カインタフェース部 514 通信プロトコル制御部 5 1 5 辛削御稲 516 メモリ 517 切装部 518 IDEKA 520 パーソナルコンピュータ部 521 挿入部 522 主制御部 40 523 徽力制御部 527 IDEXX 530 資源コニット 600 ゲートウェイパーソナルコンピュータ

6 1 3 c 標準 1 D E ドライバ 6:31 疑似! DEドライバ

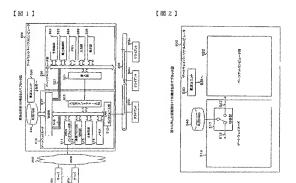
610 ゲートウェイカード 613 字解翻架 6 1 3 a C P U

50

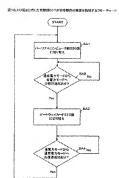
613e 選修部

620 パーソナルコンピュータ部

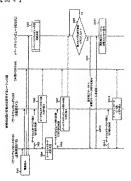
621 主制御部



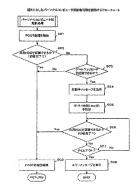
[803]



[ 3 4 ]



[25]



[ [ 6 ]



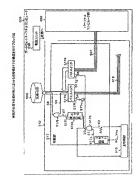




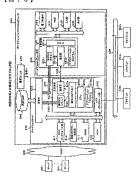
The second secon

š.

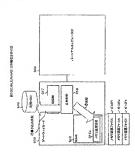
[839]



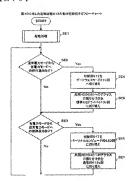
[限10]



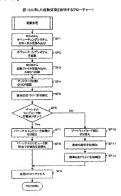
[2] 1 1]



[812]



[213]

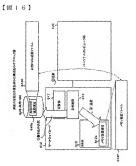


[3] 1 4 ]

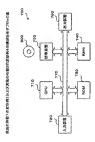
ゲートウエイ カール スタータス	パーリナル 201-ピュータ教 カテータス	で~から下くむ~たd/0mをお提出さけるの数値
<b>3</b> 2	*2	-1
オン	47	23AS-COS40C7748.
g>	25-27	st-v3 800m(x~900000角をマフリスのロデー5為。 ロディスタルセットの東クリアに、高度、直接を用い口500に フィス。
822	****	の1号を基準の政府が100名44〜のアウリスを受け続てした ま、データにはデイスクキャンシュラフリア、引着200(1号パ ーツアルエピュータ的が12円で行業を投資。第五、ペーツ ナルコンピュータ的42円的まで共和102340にアフセス。
<b>*</b> >	#2*#5 (#8##)	パータナルながら 5001000後身でアクセル女出ので、
80	(株人の体を) 本法が存む	バーシャルコンピュー 980020番目でラウミスタフリウィンド ソテムロンピュースがも7000キンタ、実得月前5日コスメニヘア ラウス
*>*>	82	- (~-//7)6/00/4" 6~988910#@**#@HD6040K*776 2,
#2~###	17	<b>薬</b> 強税利(00084002プラ)(X。
#2~#×	*7	TO A NEW CONTENTS OF X.
32-3>	*>	パーケナルコンピュータ数が200年度でアクセス。
877 877	87 87 87	P-1-p-78-FRIDEFORESULS.



A POST AND A POST AND



[817]



# フロントページの続き

(72)発明者 岡本 博

愛知県名古屋市東区葵一丁目16番38号 株式会社富士通ブライムソフトテクノロジ内

(72)発明者 山崎 年樹

神藥川県川崎市中原区上小田中4丁目1番1号 富士連株式会社内

(72)発明者 鈴木 修一

神奈川県川崎市中原区上小田中4丁目1番1号 富士道株式会社内

(72)発明者 佐久間 繁夫

神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

Fターム(参考) 5R030 GA19 HA08 HC01 HC13 HD03 KA05 KA23